

VIAUA040
Elektronikai rendszerek tervezése
Záróvizsga tételsor

1. Lebegőpontos és fixpontos számábrázolás
2. FPGA
3. Ipari kommunikációs technikák
4. Áramkörök energiatárolása
5. Kódgenerálás és HIL szimuláció
6. Valós idejű operációs rendszerek
7. ARM mikrovezérlők
8. Egy választott esettanulmány elemzése

Utoljára frissítve: 2020. szeptember 8.

Megjegyzés: A tárgy honlapján elérhetőek a tételekhez tartozó fontosabb kulcsszavak.